




ESCUELA POLITÉCNICA SUPERIOR

Diligencia para hacer constar que las siguientes páginas de este documento se corresponden con la información que consta en la Secretaria de la Escuela Politécnica Superior de la Universidad de Sevilla relativa al programa oficial de la asignatura, sin docencia, “Electrónica Digital” (1120007) del curso académico “2015-2016”, de los estudios de “Ingeniero Técnico Industrial. Especialidad en Electricidad (Plan 2001)”.

Regina M<sup>a</sup> Nicaise Fito

Gestora de Centro

<b>Código Seguro De Verificación</b>	s0+vebuehq1kggVyOLbjBQ==	<b>Fecha</b>	14/08/2018
<b>Firmado Por</b>	Regina Maria Nicaise Fito		
<b>Url De Verificación</b>	<a href="https://pfirma.us.es/verifirma/code/s0+vebuehq1kggVyOLbjBQ==">https://pfirma.us.es/verifirma/code/s0+vebuehq1kggVyOLbjBQ==</a>	<b>Página</b>	1/4





Válido hasta extinción del plan 2001  
curso 2012-2013  
curso 2013-2014  
curso 2014-2015

**PROGRAMA DE LA ASIGNATURA  
"Electrónica Digital"**

INGENIERO TÉCNICO INDUSTRIAL.ESPECIALIDAD EN ELECTRICIDAD (Plan 2001)

Departamento de Tecnología Electrónica

Escuela Politécnica Superior

**DATOS BÁSICOS DE LA ASIGNATURA**

<b>Titulación:</b>	INGENIERO TÉCNICO INDUSTRIAL.ESPECIALIDAD EN ELECTRICIDAD (Plan 2001)
<b>Año del plan de estudio:</b>	2001
<b>Centro:</b>	Escuela Politécnica Superior
<b>Asignatura:</b>	Electrónica Digital
<b>Código:</b>	1120007
<b>Tipo:</b>	Troncal/Formación básica
<b>Curso:</b>	1º
<b>Período de impartición:</b>	Cuatrimestral
<b>Ciclo:</b>	1
<b>Área:</b>	Tecnología Electrónica (Area responsable)
<b>Horas :</b>	45
<b>Créditos totales :</b>	4.5
<b>Departamento:</b>	Tecnología Electrónica (Departamento responsable)
<b>Dirección física:</b>	AVDA. REINA MERCEDES, S/N, 41012, SEVILLA
<b>Dirección electrónica:</b>	<a href="http://www.dte.us.es/">http://www.dte.us.es/</a>

**OBJETIVOS Y COMPETENCIAS**

**Competencias:**

**Competencias transversales/genéricas**

- Capacidad de análisis y síntesis
- Capacidad de organizar y planificar
- Conocimientos generales básicos
- Comunicación escrita en la lengua nativa
- Resolución de problemas
- Toma de decisiones

<b>Código Seguro De Verificación</b>	s0+vebuehq1kggVyOLbjBQ==	<b>Fecha</b>	14/08/2018
<b>Firmado Por</b>	Regina Maria Nicaise Fito	<b>Página</b>	2/4
<b>Url De Verificación</b>	<a href="https://pfirma.us.es/verifirma/code/s0+vebuehq1kggVyOLbjBQ==">https://pfirma.us.es/verifirma/code/s0+vebuehq1kggVyOLbjBQ==</a>		



Capacidad para aplicar la teoría a la práctica

Capacidad de aprender

Capacidad de análisis y síntesis

### Competencias específicas

Conocimiento de la tecnología electrónica digital, componentes y materiales.  
Método de diseño (proceso y producción).  
Resolución de problemas.  
Capacidad de aplicar los conocimientos en la práctica.  
Redacción e interpretación de documentación técnica.

## CONTENIDOS DE LA ASIGNATURA

El contenido de la asignatura se estructura en tres bloques temáticos:

Bloque I: Introducción

En este bloque se introducen los contenidos previos necesarios para el diseño digital, como son el manejo de números binarios y el Álgebra de Conmutación.

• Bloque II: Circuitos Combinacionales

En este bloque se introducen las puertas lógicas, el análisis y diseño de los circuitos combinacionales, así como los subsistemas combinacionales más usados.

• Bloque III: Circuitos Secuenciales

En este bloque se introducen los biestables, elementos básicos del diseño secuencial, el análisis y diseño de circuitos secuenciales y los subsistemas secuenciales más utilizados.

## ACTIVIDADES FORMATIVAS

Relación de actividades formativas del cuatrimestre

### Clases teóricas

**Horas presenciales:** 21.0

**Horas no presenciales:** 30.0

#### Metodología de enseñanza-aprendizaje:

Estará basada en clases impartidas en un aula, a la que asisten todos los alumnos, y que se dedican a la exposición de la teoría necesaria para la comprensión de la materia. En estas clases se utilizará, preferentemente, la pizarra, pero también se harán uso, cuando así se vea más conveniente, de medios de presentación electrónicos.

#### Competencias que desarrolla:

Capacidad de análisis y síntesis.  
Conocimientos generales básicos.  
Capacidad de aprender.  
Conocimientos de la tecnología electrónica digital, componentes y materiales.  
Método de diseño (proceso y producción).

### Clases prácticas

**Horas presenciales:** 24.0

**Horas no presenciales:** 31.0

#### Metodología de enseñanza-aprendizaje:

Clases de aula en las que se resuelven problemas. Se intentará que los alumnos participen en la realización de dichos problemas.

#### Competencias que desarrolla:

Capacidad de análisis y síntesis.  
Capacidad de organizar y planificar.  
Resolución de problemas.  
Toma de decisiones.  
Capacidad para aplicar la teoría a la práctica.  
Resolución de problemas.  
Capacidad de aplicar los conocimientos a la práctica.  
Redacción e interpretación de documentación técnica.

Código Seguro De Verificación	s0+vebuehq1kggVyOLbjBQ==	Fecha	14/08/2018
Firmado Por	Regina María Nicaise Fito	Página	3/4
Url De Verificación	<a href="https://pfirma.us.es/verifirma/code/s0+vebuehq1kggVyOLbjBQ==">https://pfirma.us.es/verifirma/code/s0+vebuehq1kggVyOLbjBQ==</a>		



## Exámenes

---

Horas presenciales: 5.0

Horas no presenciales: 0.0

Tipo de examen: Individual escrito

## SISTEMAS Y CRITERIOS DE EVALUACIÓN Y CALIFICACIÓN

**La evaluación se realizará, fundamentalmente, mediante la realización de exámenes.**

Los exámenes se harán por escrito, de forma individualizada y sin contar para su realización ni con libros ni con apuntes salvo que se acuerde lo contrario. La duración del examen será establecida por los profesores de la asignatura y comunicada a los alumnos al comienzo del mismo. Asimismo los profesores podrán establecer un mecanismo alternativo para aprobar la asignatura en la primera convocatoria sin tener que realizar el examen final.

Código Seguro De Verificación	s0+vebuehq1kggVyOLbjBQ==	Fecha	14/08/2018
Firmado Por	Regina Maria Nicaise Fito		
Url De Verificación	<a href="https://pfirma.us.es/verifirma/code/s0+vebuehq1kggVyOLbjBQ==">https://pfirma.us.es/verifirma/code/s0+vebuehq1kggVyOLbjBQ==</a>	Página	4/4

