




ESCUELA POLITÉCNICA SUPERIOR

Diligencia para hacer constar que las siguientes páginas de este documento se corresponden con la información que consta en la Secretaria de la Escuela Politécnica Superior de la Universidad de Sevilla relativa al programa oficial de la asignatura “Electrónica Digital” (2150017) del curso académico “2019-2020”, de los estudios de “Doble Grado en Ingeniería Eléctrica e Ingeniería Electrónica Industrial”.

M<sup>a</sup> Eugenia de Medina Hernández

Responsable de Administración de Centro

<b>Código Seguro De Verificación</b>	J7o87KAUsrf7zGjcqASgYg==	<b>Fecha</b>	02/12/2019
<b>Firmado Por</b>	EUGENIA DE MEDINA HERNANDEZ		
<b>Url De Verificación</b>	<a href="https://pfirma.us.es/verifirma/code/J7o87KAUsrf7zGjcqASgYg==">https://pfirma.us.es/verifirma/code/J7o87KAUsrf7zGjcqASgYg==</a>	<b>Página</b>	1/6






PROGRAMA DE LA ASIGNATURA  
**Electrónica Digital**

Datos básicos de la asignatura	
<b>Titulación:</b>	Doble Grado en Ingeniería Eléctrica e Ingeniería Electrónica Industrial
<b>Año plan de estudio:</b>	2010
<b>Curso implantación:</b>	2019-20
<b>Centro responsable:</b>	Escuela Politécnica Superior
<b>Nombre asignatura:</b>	Electrónica Digital
<b>Código asignatura:</b>	2150017
<b>Tipología:</b>	OBLIGATORIA
<b>Curso:</b>	2
<b>Periodo impartición:</b>	Cuatrimestral
<b>Créditos ECTS:</b>	6
<b>Horas totales:</b>	150
<b>Área/s:</b>	Tecnología Electrónica
<b>Departamento/s:</b>	Tecnología Electrónica

Objetivos y competencias
<p><b>OBJETIVOS:</b></p> <p>El objetivo de esta materia es dotar a los alumnos de los conocimientos precisos, tanto sobre los fundamentos como sobre los componentes elementales que constituyen un sistema digital, pero orientándolos siempre hacia la resolución de problemas. Igualmente se estudian los fundamentos matemáticos y la metodología del diseño lógico, de forma que el alumno pueda acometer el análisis y el diseño tanto de sistemas combinacionales como secuenciales. Es un objetivo que el alumno sepa aplicar estos conocimientos al diseño de circuitos digitales que solucionen problemas reales de baja y media complejidad. También se acomete el diseño interno de microprocesadores de baja complejidad.</p>

<b>Código Seguro De Verificación</b>	J7o87KAUsrf7zGjccqASgYg==	<b>Fecha</b>	02/12/2019
<b>Firmado Por</b>	EUGENIA DE MEDINA HERNANDEZ		
<b>Url De Verificación</b>	<a href="https://pfirma.us.es/verifirma/code/J7o87KAUsrf7zGjccqASgYg==">https://pfirma.us.es/verifirma/code/J7o87KAUsrf7zGjccqASgYg==</a>	<b>Página</b>	2/6





PROGRAMA DE LA ASIGNATURA  
**Electrónica Digital**

COMPETENCIAS:

Competencias básicas:

CBG2: Aplicar sus conocimientos a su trabajo o vocación de una forma profesional y posean competencias que suelen demostrarse por medio de la elaboración y defensa de argumentos y resolución de problemas dentro de su área de estudio.

Competencias genéricas:

G01: Capacidad para la resolución de problemas.

G02: Capacidad para tomar de decisiones.

G03: Capacidad de organización y planificación.

G04: Capacidad de aplicar los conocimientos en la práctica

G07: Capacidad de análisis y síntesis

G09: Creatividad y espíritu inventivo en la resolución de problemas científico- técnicos

G10: Aptitud para la comunicación oral y escrita de la lengua propia

Competencias específicas:

E21: Conocimiento de los fundamentos y aplicaciones de la electrónica digital y microprocesadores

E24: Capacidad para diseñar sistemas electrónicos analógicos, digitales y de potencia.

**Contenidos o bloques temáticos**

NOTA: La notación (T/P) indica T horas de teoría y P de problemas

Código Seguro De Verificación	J7o87KAUsrf7zGj cqASgYg==	Fecha	02/12/2019
Firmado Por	EUGENIA DE MEDINA HERNANDEZ	Página	3/6
Url De Verificación	<a href="https://pfirma.us.es/verifirma/code/J7o87KAUsrf7zGj cqASgYg==">https://pfirma.us.es/verifirma/code/J7o87KAUsrf7zGj cqASgYg==</a>		





PROGRAMA DE LA ASIGNATURA  
**Electrónica Digital**

Bloque I: Circuitos y subsistemas digitales reales (15/9)

Tema 1. Circuitos digitales: características reales y tecnologías (3/2)

Tema 2. Análisis y diseño de circuitos digitales (4/3)

Tema 3. Subsistemas combinacionales (5/2)

Tema 4. Subsistemas secuenciales (3/2)

Bloque II: Memorias semiconductoras (3/1)

Tema 5. Memorias semiconductoras (3/1)

Bloque III: Nivel RT (4/2)

Tema 6. Diseño de circuitos digitales a nivel RT (4/2)

Bloque IV: Microprocesadores (4/3)

Tema 7. Microprocesadores (4/3)

**Actividades formativas y horas lectivas**

Actividad	Horas	Créditos
A Clases Teóricas	30	3
C Clases Prácticas en aula	15	1,5
E Prácticas de Laboratorio	15	1,5

**Metodología de enseñanza-aprendizaje**

Clases teóricas

¿ Exposición de los aspectos teóricos.

¿ Realización de ejemplos y ejercicios.

Código Seguro De Verificación	J7o87KAUsrf7zGjcqASgYg==	Fecha	02/12/2019
Firmado Por	EUGENIA DE MEDINA HERNANDEZ	Página	4/6
Url De Verificación	<a href="https://pfirma.us.es/verifirma/code/J7o87KAUsrf7zGjcqASgYg==">https://pfirma.us.es/verifirma/code/J7o87KAUsrf7zGjcqASgYg==</a>		





PROGRAMA DE LA ASIGNATURA  
**Electrónica Digital**

¿ Resolución de dudas.

Clases de problemas

¿ Realización de ejercicios de aplicación de los conceptos.

¿ Resolución de problemas de análisis y diseño.

¿ Propuesta de resolución de problemas durante el tiempo de trabajo personal.

Prácticas de Laboratorio

¿ Las prácticas consistirán en dos partes: Estudio teórico y estudio práctico. El primero lo deberá realizar el alumno antes de acudir a la sesión de laboratorio. El segundo se realizará durante la sesión presencial.

¿ En el laboratorio deberá montar o simular el circuito y realizar las medidas que se le exijan.

¿ Antes de abandonar el laboratorio deberá contar con el visto bueno del profesor y entregar una memoria en la que recoja todo el trabajo realizado.

**Sistemas y criterios de evaluación y calificación**

Se realizará una prueba de evaluación escrita teórica-práctica de carácter individual y eliminatoria por

bloque de la asignatura (2 bloques). Será necesario obtener al menos un 4 en cada una de ellas para que

Código Seguro De Verificación	J7o87KAUsrf7zGjcqASgYg==	Fecha	02/12/2019
Firmado Por	EUGENIA DE MEDINA HERNANDEZ	Página	5/6
Url De Verificación	<a href="https://pfirma.us.es/verifirma/code/J7o87KAUsrf7zGjcqASgYg==">https://pfirma.us.es/verifirma/code/J7o87KAUsrf7zGjcqASgYg==</a>		





PROGRAMA DE LA ASIGNATURA  
**Electrónica Digital**

---

se pueda calcular la media ponderada. En las pruebas no se podrá utilizar ningún tipo de documentación que no sea aportada por los profesores y no se podrán hacer uso de calculadoras.

Se evaluará cada práctica a medida que se vayan realizando.

Se realizará un examen final escrito de carácter teórico-práctico en cada convocatoria oficial.

<b>Código Seguro De Verificación</b>	J7o87KAUsrf7zGjcqASgYg==	<b>Fecha</b>	02/12/2019
<b>Firmado Por</b>	EUGENIA DE MEDINA HERNANDEZ		
<b>Url De Verificación</b>	<a href="https://pfirma.us.es/verifirma/code/J7o87KAUsrf7zGjcqASgYg==">https://pfirma.us.es/verifirma/code/J7o87KAUsrf7zGjcqASgYg==</a>	<b>Página</b>	6/6

